

# 서강대-DB하이텍 반도체 인력양성프로그램 Course

협약기간 - 2022년 9월 1일부터 2027년 8월 31일(총 5년)

운영목적 - 서강대학교와 (주)DB하이텍은 반도체 전문 기술인력 양성을 협약기간동안 총 50명의 학사/석사/박사급 회로설계, 공정/소자 전문인력 인재 육성

## 인력양성 세부사항

구분	내용	비고
선발규모	전자공학과 제 1 전공 학부, 석사급 우수 인력 50 명(5 년간)	
이수기준	졸업시까지 Course 커리큘럼에 지정된 필수, 선택과목 15 학점 이상 이수	
장학금	[학사] 장학금(등록금 전액) 및 학업격려금 매월 50 만원 [석사] 장학금(등록금 전액) 및 학업격려금 매월 150 만원	
입사	DB 하이텍 소자개발/회로설계 부문 채용 확정	
연계진학	인력양성프로그램 Course 에서 선정한 전자공학과 소자/설계 분야 9 개 연구실에 한하여 연계진학이 가능하며 진학 전 기술면접전형을 통해 진학여부 결정	

## 상위 학위 연계진학

석사과정: 서강대학교 반도체 전문 교수진 및 DB하이텍이 선정한 소자 및 설계 분야 연구과정을 통한 학위취득

분야	담당교수	연구실명
소자	김광수	Power Semiconductor Device Lab
	김상완	Semiconductor Device Research Lab
	윤광석	Intelligent Sensors and Microsystems Lab
	정진호	RF Circuit Design Lab
설계	강석주	Vision and Display Systems Lab
	김경환	Man Machine Interface Lab
	범진욱	Microelectronics Lab*
	안길초	Mixed Signal Circuit Design Lab*
	홍성완	Integrated Circuits and Systems Lab*

\* Microelectronics Lab, Mixed Signal Circuit Design Lab, Integrated Circuits and Systems Lab은 소자분야도 해당됨

\* 상위 학위 연계진학 시 지정된 9개 연구실 외 타 연구실 진학 불가

## Course커리큘럼 및 이수기준

**학사과정 장학생 기준** 서강대학교 반도체 전문 교수진 및 DB하이텍이 선정한 교과목 중 15학점 이상 이수

분야	과목명(학점)
소자	EEE2120 물리전자공학 I (3), EEE3181 전자회로실험(3), EEE3121 물리전자공학II(3), EEE3146 반도체공학(3), EEE4125 전력전자공학(3), EEE4147 센서및마이크로시스템(3), CBE4008 반도체공정(3), [분야공통] EEE2112 회로이론(3) EEE3131 전자회로 I (3)
설계	EEE2111 기초회로이론(3), EEE2135 디지털회로설계(3), EEE2101 전자장론 I (3), EEE3132 전자회로II(3), EEE4175 디지털신호처리개론(3), EEE3163 고급디지털회로설계(3), EEE4165 디지털영상처리개론(3), EEE4162 반도체집적회로해석및설계(3), EEE4169 VLSI 시스템설계(3), EEE2153 신호및시스템(3)

## 지원자격

구분	내용	비고
지원대상	학부: 전자공학과 제 1 전공 6 학기~7 학기 석사/박사: DB 하이텍에서 선정한 연계진학 9 개 연구실 소속 석/박사 재학생(재학학기 무관)	학부 8 학기 이상의 경우 공채 지원 권장
지원자격	[학부] 평점평균(CGPA) 2.87/4.30(3.00/4.50)이상 [석사/박사] DB하이텍에서 지정한 연계진학 9개 연구실 소속 석/박사 재학생 Course커리큘럼 이수 및 평점평균 무관	
지원방법	DB 채용 홈페이지 접속 후 DB 하이텍-서강대 반도체 인력양성 Course 접수 <a href="https://dbgroup.recruiter.co.kr/app/jobnotice/view?systemKindCode=MRS2&amp;jobnoticeSn=113832">https://dbgroup.recruiter.co.kr/app/jobnotice/view?systemKindCode=MRS2&amp;jobnoticeSn=113832</a>	
전형절차	1) 서류심사 2) AI역량검사 3) 1차: 연구분야 전공적합도 심사 서강대 반도체 전문 교수진 주관 전공적합도 심사(교내심사) 4) 2차: 직무적합도 심사* DB하이텍 연구개발 실무 및 부서장 주관 직무적합도 면접 심사(화상 면접 예정) 5)최종선발	

## Course 관련 문의

문의	DB 하이텍 Course 위원장	전자공학과 김광수 교수(kimks@sogang.ac.kr)
	DB하이텍 Course 위원	전자공학과 김상완 교수(sangwan@sogang.ac.kr)
		전자공학과 홍성완 교수(swhong@sogang.ac.kr)
	행정지원/장학생관리	전자공학과 학과사무실 02-705-8016 / eeabeek@sogang.ac.kr